

Program do schematu WYKR2

TABELA 4

Adres	Opis	Dane	KOMENTARZ
0	LD	1	załaduj wejście 1
1	AND	2	i szeregowo wejście 2
2	OUT-TIM	10	wyjście - cewka przek. czasowego PC10
3		50	czas opóźnienia = $50 \cdot 0.1s = 5s$
4	LD-TIM	10	załaduj styk czynny przek. czas. PC10
5	AND-NOT-TIM	11	i szeregowo styk bierny przek. PC11
6	OUT-TIM	1	wyjście - cewka przek. czasowego PC1
7		50	czas opóźnienia = $50 \cdot 0.1s = 5s$
8	LD-TIM	1	załaduj styk czynny przek. czas. PC1
9	OUT-TIM	2	wyjście - cewka przek. czasowego PC2
10		50	czas opóźnienia = $50 \cdot 0.1s = 5s$
11	LD-TIM	2	
12	OUT-TIM	3	j.w. -dot PC2 i PC3
13		50	
14	LD-TIM	3	
15	OUT-TIM	4	j.w. -dot PC3 i PC4
16		50	
17	LD-TIM	4	
18	OUT-TIM	5	j.w. -dot PC4 i PC5
19		50	
20	LD-TIM	5	
21	OUT-TIM	6	j.w. -dot PC5 i PC6
22		50	
23	LD-TIM	6	
24	OUT-TIM	7	j.w. -dot PC6 i PC7
25		50	
26	LD-TIM	7	
27	OUT-TIM	11	j.w. -dot PC7 i PC11
28		50	
29	LD-TIM	1	
30	AND-NOT-TIM	4	j.w. -dot PC1 i PC4
31	OUT	51	
32	LD-TIM	5	styk czynny PC5
33	OUT	52	wyjście - przek. 52
34	LD-TIM	2	załaduj: styk czynny PC2; pocz. bloku 1
35	AND-NOT-TIM	3	i styk bierny PC3
36	LD-TIM	6	załaduj: styk czynny PC6; pocz. bloku 2
37	AND-NOT-TIM	7	i styk bierny PC7
38	OR-LD	-	połącz równolegle bloki 1 i 2
39	OUT	53	wyjście - przek. 53
40	LD-TIM	1	załaduj: styk czynny PC1; pocz. bloku 1
41	AND-NOT-TIM	2	i styk bierny PC2
42	LD-TIM	3	załaduj: styk czynny PC3; pocz. bloku 2
43	AND-NOT-TIM	4	i styk bierny PC4
44	OR-LD	-	połącz równolegle bloki 1 i 2
45	LD-TIM	5	załaduj: styk czynny PC5; pocz. bloku 3
46	AND-NOT-TIM	6	i styk bierny PC6
47	OR-LD	-	połącz równolegle do bloków 1 i 2 blok 3
48	LD-TIM	7	załaduj: styk czynny PC7; pocz. bloku 4
49	OR-LD	-	połącz równolegle do bloków 1, 2 i 3 blok 4
50	OUT	54	wyjście - przek. 54
51	LD-TIM	2	załaduj: styk czynny PC2; pocz. bloku 1
52	AND-NOT-TIM	3	i styk bierny PC3
53	LD-TIM	6	załaduj: styk czynny PC6; pocz. bloku 2
54	AND-NOT-TIM	7	i styk bierny PC7
55	OR-LD	-	połącz równolegle bloki 1 i 2
56	OUT	55	wyjście - przek. 55
57	END		